



CONCURSO PROFESORAL 2017 -1
ETAPA VERIFICACIÓN DE REQUISITOS
DESPUÉS DE RECLAMACIONES
FEBRERO 8 /2018

Perfil: TC1 - TIEMPO COMPLETO

Área: Procesamiento de señales, computación, Sistemas de Control, Automatización, y Optimización

UAB: Ingeniería Eléctrica, Electrónica y Computación

Identificación	Estado	
	Aceptado	Rechazado
1,053,814,588		X
1,088,242,873		X
714,780		X
14,569,598		X
75,094,285		X
87,070,833	X	
1,088,257,232		X
75,076,876		X
1,061,710,257		X



1,053,779,380		X
9,725,846		X
16,079,220		X


FABIOLA ANGULO GARCÍA
Decana Facultad de Ingeniería y Arquitectura

